

5484

PLCcore



CPU
Freescale MCF5484
with 200MHz

内存
32MB DDR-SDRAM
16MB NOR-Flash
32kb EEPROM

外设
板载FPGA
FlexBus, QSPI
温度传感器
实时时钟

操作系统
Linux V2.6



基于C/C++与
IEC61131-3的
应用开发

通信
2个快速以太网控制器
2个CAN控制器
4个UARTS

IEC 61131-3运行时内核 +
CANopen Manager

带有IEC 61131-3运行时间内核的即插式处理模块

符合IEC61131标准的嵌入式系统PLCcore-5484是即插式单板机，预安装有一个Linux-OS和IEC61131-3运行时间内核。

设计方面的优点

PLCcore-5484为嵌入式系统提供通用的底层电路支持，可与SDRAM、Flash内存和通讯收发器等装置接口。尺寸只有40毫米×70毫米，此模块提供了电压调制、电压监测、可编程的逻辑、以太网MAC和PHY、USB以及其它常用的外围设备。它们都是以兼容的形式集成在具有增强EMI保护的多层PCB板上。

已经安装好的Linux

PLCcore-5484同时具有一个事先安装好的、性能优化的Linux版级支持包，它包括设备驱动和标准网络服务（比如，网页、Telnet和FTP），还有一个Flash文件系统用于持久的数据保存。用户可以按照自己的需要来编写、执行自己的Linux程序。

IEC 61131-3 运行时间内核

为了成为功能丰富的、OEM可用的控制器解决方案，PLCcore-5484提供了IEC61131-1运行时间内核，可让用户执行和调试用IEC61131-3应用语言写成的应用程序。IEC61131-3的运行时间内核已经包括一个全功能性的CANopen管理器和功能块以便连接板载外设。我们的PLCcore-5484开发工具包（DK）可以提供一个综合的IDE以

便于IEC61131-3的应用开发。主板支持同时执行IEC61131-3程序和Linux应用程序，并同时在IEC61131-3程序和其它Linux应用程序之间共享数据。

灵活的输入/输出配置

PLCcore-5484可以按照客户需要灵活地配置I/O。这不止包括板载PLD，也允许使用SPI或FlexBus访问应用载版上的I/O外围设备。为了实现应用程序特定的输入/输出，你只需更换一下标准驱动器并按照你自己的要求定义程序镜像。有了我们的驱动开发工具包（DDK），您就可以得到所有源代码和Demo，来写符合IEC61131-3运行时间内核的I/O驱动，从而建立您自己的控制解决方案。

评估和启动

PLCcore-5484可以插在一个开发底板上。模块和开发底板都包含在PLCcore-5484 开发工具包（DK）中。开发底板包含一个“模块立即启动必需的”I/O连接器，以及SBC模块本身无法提供的其它接口电路。SBC安装在开发底板上，它提供了一个绝好的平台，可以评估控制器、开发软件，也可以规划和确定基于PLCcore-5484新的嵌入式设计的可行性。

主要特征

- Freescale MCF5484 32位CPU, 200Mhz、具有300+MIPS处理性能
- 多于4MB的程序内存
- 两个10/100Mbps快速以太网控制器，一个板载接口（PHY）
- 两个CAN2.0B接口
- 四个UART接口
- 板载 24路数字输入和22路数字输出（标准输入/输出驱动器）
- 工作温度：-40 °C到+85 °C

板载外设

- 温度传感器
- 可编程的逻辑装置（PLD）
- 实时钟（RTC）

软件功能汇总

- 性能优化的Linux-OS
- 用于执行PLC程序的IEC 61131-3运行时间内核
- 同时执行用户特定的C-code应用程序和PLC程序
- 定制化的输入/输出驱动器
- 完全具有CANopen管理器的性能，带有自动节点配置功能



PLCcore-5484
安装在开发板上

使用我们的PLCcore可为您的IEC 61131-3编程系统节省使用许可费